



ФЕДЕРАЛЬНАЯ СЛУЖБА
ПО ИНТЕЛЛЕКТУАЛЬНОЙ СОБСТВЕННОСТИ

ГОСУДАРСТВЕННАЯ РЕГИСТРАЦИЯ ТОПОЛОГИИ ИНТЕГРАЛЬНОЙ МИКРОСХЕМЫ

Номер регистрации (свидетельства):
2018630152

Дата регистрации: 03.10.2018

Номер и дата поступления заявки:
2018630156 10.09.2018

Дата публикации и номер бюллетеня:
03.10.2018 Бюл. № 10

Дата истечения срока действия
исключительного права: 03.10.2028

Контактные реквизиты:
нет

Автор(ы):

Ющенко Алексей Юрьевич (RU),
Жидик Юрий Сергеевич (RU),
Троян Павел Ефимович (RU)

Правообладатель(и):

Федеральное государственное бюджетное
образовательное учреждение высшего
образования «Томский государственный
университет систем управления и
радиоэлектроники» (ТУСУР) (RU)

Название интегральной микросхемы с зарегистрированной топологией:

Монолитная интегральная схема ограничителя мощности до 3 Вт для диапазона частот 8-12 ГГц

Реферат:

Топология предназначена для изготовления монолитной интегральной схемы (МИС) ограничителя мощности, работающего в диапазоне частот 8-12 ГГц. Выполняется на основе GaAs pin-диодной технологии с толщиной базы 1,2 мкм. МИС содержит два каскада встречно-параллельных pin-диодов с площадью анодов 1280 мкм², согласующие микрополосковые линии, разделительные МДМ-конденсаторы и сквозные металлизированные отверстия. МИС предназначена для использования в составе приемных и приемо-передающих модулей X-диапазона. Технические характеристики: диапазон частот 8-12 ГГц; начальные потери не более 1,0 дБ; коэффициент отражения по входу не более -12 дБ; максимально допустимая входная непрерывная мощность 3 Вт; мощность просачивания не более 100 мВт. Размеры кристалла 1,2x0,8 мм². Топология разработана при финансовой поддержке Министерства образования и науки РФ в рамках контракта № 8.116222018/11.12 от 02.03.2018. Регистрационный номер АААА-А18-118031590022-2. Дата регистрации 15.03.2018.