



ФЕДЕРАЛЬНАЯ СЛУЖБА
ПО ИНТЕЛЛЕКТУАЛЬНОЙ СОБСТВЕННОСТИ

ГОСУДАРСТВЕННАЯ РЕГИСТРАЦИЯ ТОПОЛОГИИ ИНТЕГРАЛЬНОЙ МИКРОСХЕМЫ

Номер регистрации (свидетельства): 2018630149	Автор(ы): Ющенко Алексей Юрьевич (RU), Жидик Юрий Сергеевич (RU), Троян Павел Ефимович (RU)
Дата регистрации: 03.10.2018	Правообладатель(и): Федеральное государственное бюджетное образовательное учреждение высшего образования «Томский государственный университет систем управления и радиоэлектроники» (ТУСУР) (RU)
Номер и дата поступления заявки: 2018630159 10.09.2018	
Дата публикации и номер бюллетеня: 03.10.2018 Бюл. № 10	
Дата истечения срока действия исключительного права: 03.10.2028	
Контактные реквизиты: нет	

Название интегральной микросхемы с зарегистрированной топологией:
Монолитная интегральная схема ограничителя мощности для диапазона частот 8 - 12 ГГц

Реферат:

Топология предназначена для изготовления МИС ограничителя мощности, работающего в диапазоне частот 8-12 ГГц. Выполняется на основе 0,15 мкм GaAs pHEMT технологии. МИС содержит два каскада встречно-параллельных диодов с барьером Шоттки на основе pHEMT транзисторов с шириной затвора 4x30 мкм, согласующие микрополосковые линии, разделительные МДМ-конденсаторы и сквозные металлизированные отверстия. МИС предназначена для использования в составе приемных и приемопередающих модулей X-диапазона. Технические характеристики: диапазон частот 8-12 ГГц; начальные потери не более 1,2 дБ; коэффициент отражения по входу не более -15 дБ; максимально допустимая входная непрерывная мощность 250 мВт; мощность просачивания не более 30 мВт. Размеры кристалла 1,3x1,2 мм². Топология разработана при финансовой поддержке Министерства образования и науки РФ в рамках контракта № 8.116222018/11.12 от 02.03.2018. Регистрационный номер АААА-А18-118031590022-2. Дата регистрации 15.03.2018.